RSA(B)系列平面電極厚膜排列 晶片電阻器規格標準書

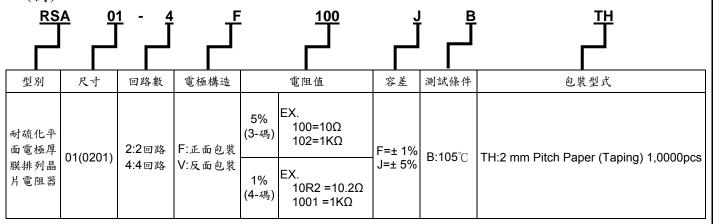
文件編號	IE-SP-152
版本日期	2020/04/30
頁次	1

1 適用範圍:

- 1.1 本承認書適用於RSA系列無鉛、無鹵素符合RoHS條款的耐硫化平面電極厚膜排列晶片電阻器。
- 1.2 具優良的耐硫性能(參考ASTM-B-809-95&EIA977硫蒸氣試驗)。
- 1.3 本產品應用於一般電子用途。

2型別名稱:

(例)



3 規格表:

		最高	最高	T.C.R	阻值範圍	Number	Number	
型別	額定 功率	額定電壓	過負荷電壓	(ppm/℃) 溫度係數	F(±1%) J(±5%)	of Terminals 端子數	of Resistors 電阻數	
RSA01-2V	1 W	12.5V	25V	+400/-200	10Ω≦R≦100Ω	4	2	
(0201)	32 W	12.50	237	±250	$100\Omega \!<\! R \! \leq \! 1M\Omega$	4	2	
RSA01-2F	1 ,,,	12.5V	251/	+400/-200	10Ω≦R≦100Ω	4	2	
(0201)	32 W	12.50	25V	±250	$100\Omega \!<\! R \! \leq \! 1M\Omega$	4	2	
RSA01-4V	1 ,,,	40.5\/	251/	+400/-200	10Ω≦R≦100Ω	- 8	4	
(0201)	32 W	12.5V	25V	±250	100Ω <r≦1mω< td=""><td>] °</td></r≦1mω<>] °		
RSA01-4F	1 ,,,	10.5\/	251/	+400/-200	10Ω≦R≦100Ω	0	4	
(0201)	1 32 W	12.5V	25V	±250	$100\Omega < R \le 1M\Omega$	8	4	
	使用温度範圍				-55°C ~ +155	5°C		

		ΙE			QA	備註							發
制訂	# #	審查	核准	會簽	- **	非	發	行	管	制	文	件	行效
	19 10		, KA	74	叶艺	自非經	行	注 許,		反本 自行	影印	新 文件	s

發行管制章DATA Center.

Series No.60

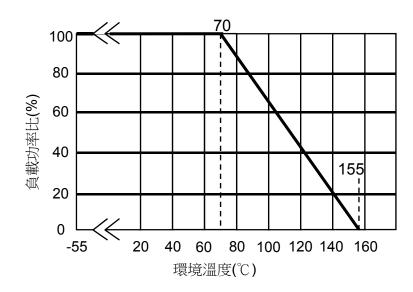
RSA(B)系列平面電極厚膜排列 晶片電阻器規格標準書

文件編號	IE-SP-152
版本日期	2020/04/30
頁次	2

3.1 功率衰減曲線:

使用溫度範圍:-55 ~ 155 ℃

周圍溫度若超過70℃至155℃之間,功率可照下圖曲線予以修定之。



3.2 額定電壓

額定電壓:對於額定功率之直流或交流(商用週率有效值rms.)電壓。

可用下列公式求得,但求得之值若超過規格表內之最高電壓時,則以最高額定電壓為 其額定電壓。

E=額定電壓(V)

P=額定功率(W)

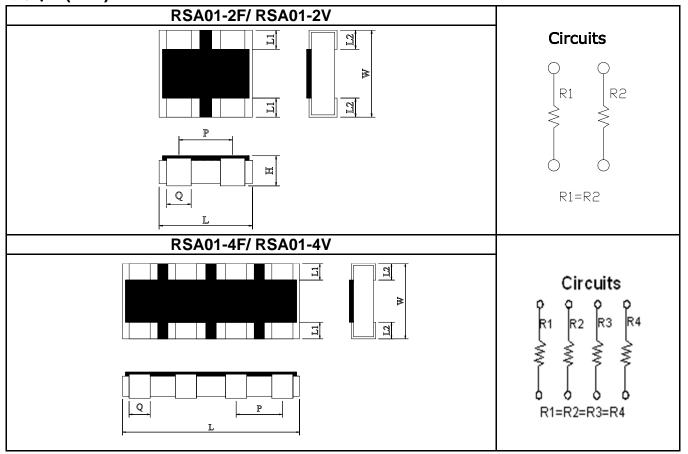
R=公稱阻值(Ω)

備	非自行	·····································	管	制本	文更	件新	發行管制章DATA Center.
註		至允許 ,		行影	印文	<u></u>	Series No. 60

RSA(B)系列平面電極厚膜排列 晶片電阻器規格標準書

文件編號	IE-SP-152
版本日期	2020/04/30
頁次	3

4 尺寸: (mm)



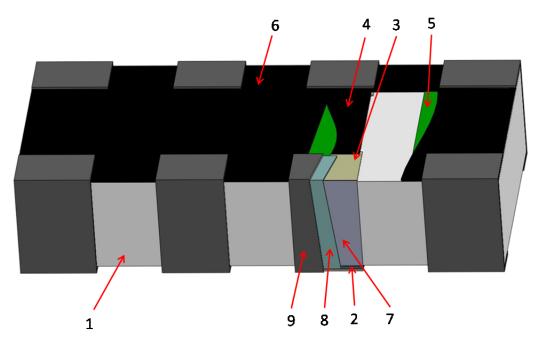
	Dimensions (mm)										
Туре	L	w	н	L1	L2	Р	Q				
RSA01-2V (0201)	0.80±0.05	0.60±0.05	0.23±0.10	0.20+0.05 -0.10	0.10+0.10 -0.05	0.50±0.05	0.20±0.10				
RSA01-2F (0201)	0.80±0.05	0.60±0.05	0.23±0.10	0.20+0.05 -0.10	0.10+0.10 -0.05	0.50±0.05	0.20±0.10				
RSA01-4V (0201)	1.40±0.05	0.60±0.05	0.23±0.10	0.20+0.05 -0.10	0.10+0.10 -0.05	0.40±0.05	0.20±0.10				
RSA01-4F (0201)	1.40±0.05	0.60±0.05	0.23±0.10	0.20+0.05 -0.10	0.10+0.10 -0.05	0.40±0.05	0.20±0.10				

備註	非發行管制文件自行注意版本更新	發行管制章DATA Center.
註	非經允許,禁止自行影印文件	Series No. 60

RSA(B)系列平面電極厚膜排列 晶片電阻器規格標準書

文件編號	IE-SP-152
版本日期	2020/04/30
頁次	4

5 結構圖:



1	陶瓷基板	Ceramic substrate	6	2nd 保護層	2nd Protective coating
2	背面內部電極	Bottom inner electrode	7	側面內部電極	Terminal inner electrode
3	正面內部電極	Top inner electrode	8	Ni 層電鍍	Ni plating
4	電阻層	Resistive layer	9	Sn 層電鍍	Sn plating
5	1st 保護層	1st Protective coating			

備註	非發行管制文件自行注意版本更新	發行管制章DATA Center.
註		Series No. 60

RSA(B)系列平面電極厚膜排列 晶片電阻器規格標準書

文件編號	IE-SP-152
版本日期	2020/04/30
頁次	5

6 信賴性實驗項目

6.1 電氣性能試驗(Electrical Performance Test)

Item	Conditions	Specifications規格
項目	條件	Resistors
	TCR(ppm/ $^{\circ}$ C) = $\frac{(R2-R1)}{R1(T2-T1)}$ ×10 6 R1:室溫下量測之阻值(Ω) R2:-55 $^{\circ}$ C或+125 $^{\circ}$ C下量測之阻值(Ω) T1:室溫之溫度($^{\circ}$ C) T2:-55 $^{\circ}$ C或+125 $^{\circ}$ C之溫度($^{\circ}$ C) 根據 JIS-C5201-1 4.8	参考3.規格表
Short Time Overload 短時間過負荷	施2.5倍的額定電壓5秒,靜置30分鐘以上再量測阻值變化率。(額定電壓值請參考 3.規格表) 根據 JIS-C5201-1 4.13	△R%=±2.0%
Insulation Resistance 絕緣電阻試驗	將排列晶片電阻置於治具上,在正負極施加100 VDC 一分鐘後,測量電極與保護層及電極與基板(底材)間之絕緣電阻值。 根據 JIS-C5201-1 4.6	$\geq 10^{9}\Omega$
Dielectric Withstand Voltage 絕緣耐電壓	將排列晶片電阻置於治具上,在正、負極施加300 VAC - 分鐘。 根據 JIS-C5201-1 4.7	無短路或燒毀現象。

備	非 發 行 管 制 文 件 自 行 注 意 版 本 更 新	發行管制章DATA Center.
註		Series No. 60

RSA(B)系列平面電極厚膜排列 晶片電阻器規格標準書

文件編號IE-SP-152版本日期2020/04/30頁次6

6.2 機械性試驗(Mechanical Performance Test)

Item	Conditions	Specifications規格
項目	條件	Resistors
Resistance to	浸於20~25℃異丙醇溶劑中5±0.5分鐘後取出靜置48	△R%=±1.0%
Solvent hrs以上再量測阻值變化率。		
耐溶劑性試驗		
, , , , ,	根據 JIS-C5201-1 4.29	
	◎焊錫爐測試:	導體吃錫面積應大於95%。
Solderability	將電阻浸於235±5℃之爐中2±0.5秒後取出置於顯微	
焊錫性	鏡下觀察焊錫面積。	
	依據 JIS-C5201-1 4.17	
	◎測試項目一(焊錫爐測試):	試驗項目一:
	浸於260+5/-0℃之錫爐中10 秒+1/-0,取出靜置	(1).阻值變化率
	60分鐘以上,再量測阻值變化率。	ΔR%=±1.0%
Resistance to		나 마 사 자 ロ - ·
Soldering Heat	◎測試項目二(焊鍚爐測試)	試驗項目二:
抗焊錫熱	浸於260+5/-0℃之錫爐中30+1/-0秒,取出後洗淨。	(1).導體吃錫面積應大於95%。
	置於顯微鏡下觀察焊錫面積。	(2).在電極邊緣處不應見到下層的物質(例如白基板)。
	12 lb 110 05004 4 4 40	
	依據 JIS-C5201-1 4.18	(d) and the habit 19 to
	◎ 彎折性測試:	(1).阻值變化率
	將晶片電阻焊於彎折性測試板中,置於彎折測試機	ΔR%=±1.0% (2).外觀無損傷無側導脫落及本體斷裂發生。
	上,在測試板中央施力下壓,於負荷下量測阻值變	(2).外観無損傷無側等肌洛及本短斷稅發生。
	化率。	
	下壓深度(D): 3mm Resistor Testing circuit board	
	Resistor lesting circuit bodrd	
Joint Strength	Supporting jig	
of Solder	45 45	
焊錫粘合強度		
	Chip resistor	
	R230 Pressurize	
	, Table 1	
	D (Amount of bend)	
	OHM Meter	
	依據 JIS-C5201-1 4.33	

備	非 贺 仃 官 制 又 仟	發行管制章DATA Center.
	自行注意版本更新	
註	非經允許,禁止自行影印文件	Series No. 60

RSA(B)系列平面電極厚膜排列 晶片電阻器規格標準書

文件編號IE-SP-152版本日期2020/04/30頁次7

6.3 環境試驗(Environmental Test)

Item	Conditions	Specifications規格	
項目	條件	Resistors	
Resistance to Dry Heat 耐熱性試驗	置於155±5°C之烤箱中1000±4 hr,取出靜置1 hr以上再量測阻值變化率。 依據 JIS-C5201-1 4.25	△R%=±1.0%	
Thermal Shock 冷熱沖擊	將排列晶片電阻置入冷熱沖擊機中,溫度為-55℃ 15 分鐘,+125℃ 15分鐘,共計循環300次後取出,靜 置60分鐘再量測阻值變化率。	△R%=±1.0%	
in Moisture 耐濕負荷	置於溫度40±2℃相對濕度90~95%恆溫恆濕槽中,並施加額定電壓,90分鐘ON,30分鐘OFF,共1,000 hr取出靜置60分鐘以上再量測阻值變化率。 依據 JIS-C5201-1 4.24	△R%=±3.0%	
LOAD LIFE 負荷壽命	置於70±2℃之烤箱中施加額定電壓,90分鐘ON,30分鐘OFF,共1,000 hrs取出靜置60分鐘以上再量測阻值變化率。 依據 JIS-C5201-1 4.25	△R%=±3.0%	
Sulfuration Test 硫化	將待測電阻器放置于溫度105±2℃硫蒸氣中750小時. 依據ASTM-B-809-95&EIA977	△R%=±1.0%	

備、、、	非發行管制文件	發行管制章DATA Center.
	自行注意版本更新	
註	非經允許,禁止自行影印文件	Series No. 60

RSA(B)系列平面電極厚膜排列 晶片電阻器規格標準書

文件編號	IE-SP-152
版本日期	2020/04/30
頁次	8

7 鍍層厚度:

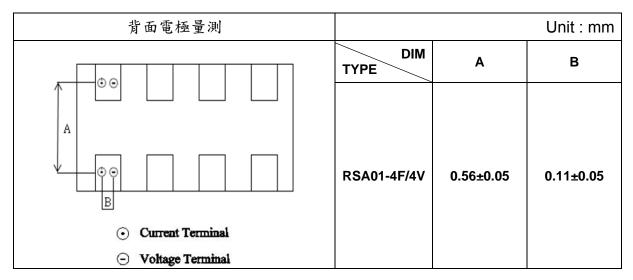
7.1 鎳層厚度:≧2µm

7.2 純錫:≧3µm

7.3 電鍍純錫為霧錫

8 阻值量測包裝標準量測位置:

背面電極量測			Unit : mm
	TYPE	A	В
A D D D D D D D D D D D D D D D D D D D	RSA01-2F/2V	0.56±0.05	0.11±0.05
○ Current Terminal			
 Voltage Terminal 			



9 包裝空料數規定:

9.1 每一Reel空料數未超過該卷總數0.1%及連續2顆(含)以上時,是被允許的。

備	非發行管制文件	發行管制章DATA Center.
	自行注意版本更新	
註	非經允許,禁止自行影印文件	Series No. 60

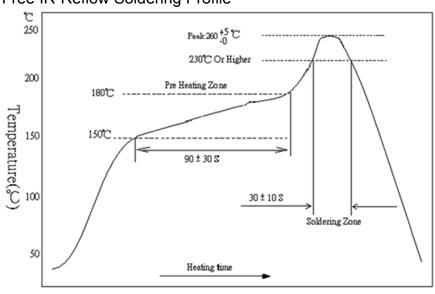
RSA(B)系列平面電極厚膜排列 晶片電阻器規格標準書

文件編號	IE-SP-152
版本日期	2020/04/30
頁次	9

10 技術應用說明(此為建議,請客戶使用時依實際應用作調整):

10.1 建議焊錫條件:

10.1.1 Lead Free IR-Reflow Soldering Profile

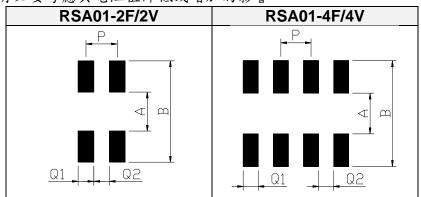


備註:零件最高耐溫260 +5/-0 ℃,10秒。

10.1.2 烙鐵焊錫方法:350±10℃ 3秒之內。

10.2 建議 Land Pattern Design (For Reflow Soldering):

當元件被焊接時,焊接後的電阻值根據焊接區域的大小和焊接量的不同而稍有變化。設計電路時,有必要考慮其電阻值降低或增加的影響。



_	Dimensions (mm)				
Туре	Α	В	Р	Q1	Q2
RSA01-2F/2V (0201)	0.30	0.90	0.50	0.30	0.20
RSA01-4F/4V (0201)	0.30	0.90	0.40	0.20	0.20

備註	非發行管制文件	發行管制章DATA Center.
	自行注意版本更新	22
註	非經允許,禁止自行影印文件	Series No. 60

RSA(B)系列平面電極厚膜排列 晶片電阻器規格標準書

文件編號	IE-SP-152
版本日期	2020/04/30
頁次	10

10.3 使用環境注意事項:

此規格產品為一般電子用途,RALEC將不為任何使用在特殊環境下,使用此規格產品導致之損害、費用或損失負責,如有其他應用需與RALEC進行確認是否適用。

若客戶端有意於特殊環境或狀態下使用本公司產品(包括但不限於如下所示),則需針對下 列或其他運用環境各別承認產品特性及信賴性。

- (a) 運用於高溫高濕之環境;
- (b) 於接觸海風或運用於其他腐蝕性氣體之環境:Cl₂、H₂S、NH₃、SO₂及NO₂;
- (C) 於非驗證過液體中使用,包括水、油、化學品及有機溶劑;
- (d) 使用非驗證過之樹脂或其他塗層材料來封合或塗層本公司產品;
- (e) 於焊錫後之清洗,需使用水溶性清潔劑清洗殘留於產品助焊劑,縱然使用免洗助焊劑仍 建議清洗。

10.4 暫態過載注意事項:

本產品可能對於暫態過載而導致產品之功能喪失,請注意您的製造過程和保存,避免發 生高於產品規格之暫態負載施加在產品中。

10.5 作業及處理注意事項:

- (a) 作業時需確保電阻邊緣及保護層免於機械應力破壞;
- (b) 印刷電路板 (PCB) 分開或固定在支撐體上時應小心操作,因為印刷電路板 (PCB) 安裝的彎曲會對電阻器造成機械應力;
- (C) 電阻需於規格中額定功率範圍內使用,尤其當功率超出額定值時,將會負載在電阻上, 有可能因溫度上升造成機器損害;
- (d) 若電阻短時間將可能承受大量負載(脈衝波)衝擊時,必須於使用前設置作業環境;
- (e) 使用該產品時請在貴司實裝狀態下評估及確認,充分考慮故障安全設計,確保系統上的 安全性。

11 储存及搬運條件:

- 11.1 在儲存環境25±5℃、60±15%之條件下可儲存二年。
- 11.2 存儲時請避開如下惡劣環境,以免影響產品性能及焊錫連接性:海風、CI2、H2S、NH3、SO2及NO2等腐蝕性氣體的場所,陽光直射、結露場所。
- 11.3 產品搬運、存儲時請保證箱體的正確朝向,嚴禁摔落、擠壓箱體,否則可能造成產品 電極或本體受損。

備註	非發行管制文件自行注音版本更新	發行管制章DATA Center.
註	<u>自行注意版本更新</u> 非經允許,禁止自行影印文件	Series No. 60

RSA(B)系列平面電極厚膜排列 晶片電阻器規格標準書

文件編號IE-SP-152版本日期2020/04/30頁次11

12 電子信息產品標示外箱上以下列標籤進行標示:(外銷中國大陸)



13 附件:

13.1 文件修訂記錄表 (QA-QR-027)

偌	Г						發行管制章DATA Center.
1)AG		非 發	行 管	制制	文	件	一般们目的早DATA OCHICI.
備		自 行	注意	版本	更	新	
註		非經允	上許 ,禁」	上自行影	印文	件	Series No. 60

RSA(B)系列平面電極厚膜排列 晶片電阻器規格標準書

文件編號	IE-SP-152
版本日期	2020/04/30
頁次	12

法律免责聲明

RALEC 及其經銷商與代理商(以下統稱"RALEC")不因任何產品相關資訊(包括但不限於產品規格、資料、圖片和圖表)中包含的任何錯誤、不正確或不完整,而承擔任何責任。RALEC 可能隨時對產品相關資訊進行更改、修訂或改善, 恕不另行通知。

RALEC 對於其產品使用於特殊目的之適用性或其任何產品的持續生產不為任何承諾、保證及/或擔保。在法律准許的最大程度內,RALEC不承擔任何下述之責任:(i)因應用或使用任何 RALEC 產品而產生之任何及所有責任,(ii)任何及所有責任,包括但不限於因 RALEC 產品所造成或與 RALEC 產品相關的利潤損失或是直接損害、間接損害、特別損害、懲罰性損害、衍生性損害或 附帶性損害,及(iii)任何及所有默示保證,包括產品適用於特殊用途、非侵權、及適銷性。

RALEC 將此產品定義為一般電子用途,不適用於任何車用電子、醫療救生或維生設備,亦不適用於當 RALEC 產品故障時,可能造成人員傷亡之任何應用上。RALEC 所提供的任何及所有的關於產品應用上的技術建議,均為無償提供,RALEC 對於採用該等技術建議及可獲取的結果,不承擔任何義務及責任,採用該等建議之所有風險,概由買方承擔。買方將 RALEC 產品使用於與其他材料或原料結合、或實施於其任何製程中之組合,所產生的所有風險及責任,概由買方承擔,不論 RALEC 對於產品的使用給予任何口頭或書面的技術説明、建議或其他。

此處所提供之資訊僅為說明產品規格,產品未變更時,RALEC保有修改此內容不另行通知之所有權利,任何產品變更將會以ECN公布。

備	非發行管制文件	發行管制章DATA Center.
備註	自行注意版本更新	
註	非經允許,禁止自行影印文件	Series No. 60